

대한민국 특허청
KOREAN INTELLECTUAL
PROPERTY OFFICE

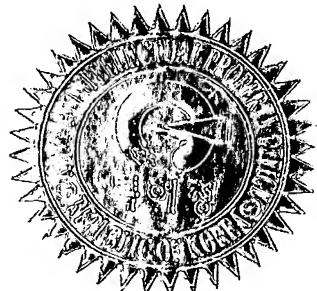
별첨 사본은 아래 출원의 원본과 동일함을 증명함.

This is to certify that the following application annexed hereto
is a true copy from the records of the Korean Intellectual
Property Office.

출원번호 : 10-2002-0056236
Application Number PATENT-2002-0056236

출원년월일 : 2002년 09월 16일
Date of Application SEP 16, 2002

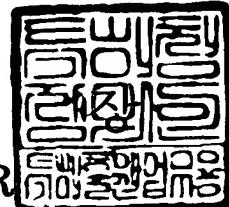
출원인 : 삼성전자 주식회사
Applicant(s) SAMSUNG ELECTRONICS CO., LTD.



2002 년 12 월 18 일

특허청

COMMISSIONER



【서지사항】

【서류명】	특허출원서
【권리구분】	특허
【수신처】	특허청장
【참조번호】	0020
【제출일자】	2002.09.16
【국제특허분류】	H01L
【발명의 명칭】	스큐가 없는 듀얼 레일 버스 드라이버
【발명의 영문명칭】	Skew Free Dual Rail Bus Driver
【출원인】	
【명칭】	삼성전자 주식회사
【출원인코드】	1-1998-104271-3
【대리인】	
【성명】	이영필
【대리인코드】	9-1998-000334-6
【포괄위임등록번호】	1999-009556-9
【대리인】	
【성명】	정상빈
【대리인코드】	9-1998-000541-1
【포괄위임등록번호】	1999-009617-5
【발명자】	
【성명의 국문표기】	김광일
【성명의 영문표기】	KIM,Kwang II
【주민등록번호】	660107-1162317
【우편번호】	442-706
【주소】	경기도 수원시 팔달구 망포동 동수원엘지빌리지 109-1001
【국적】	KR
【심사청구】	청구
【취지】	특허법 제42조의 규정에 의한 출원, 특허법 제60조의 규정에 의한 출원심사를 청구합니다. 대리인 이영필 (인) 대리인 정상빈 (인)

【수수료】

【기본출원료】	13	면	29,000	원
【가산출원료】	0	면	0	원
【우선권주장료】	0	건	0	원
【심사청구료】	4	항	237,000	원
【합계】			266,000	원
【첨부서류】			1. 요약서·명세서(도면)_1통	

【요약서】**【요약】**

본 발명은 스큐가 없는 듀얼 레일 버스 드라이버에 관한 것으로, 동일한 레벨의 듀얼 신호를 출력하는 동안, 클럭의 레벨이 변화함에 따라 서로 다른 레벨의 제1듀얼 신호를 출력하는 제1드라이버; 제1드라이버의 출력신호를 입력받아 싱글신호로 출력하는 디코더; 제1드라이버의 출력신호 레벨의 변화에 의해 트리거링되어 싱글신호로부터 서로 다른 레벨의 제2듀얼 신호를 동시에 출력하는 듀얼신호 제어부; 및 클럭의 레벨 변화에 따라 듀얼신호 제어부의 두 출력신호 레벨을 반전하여 제3듀얼 신호를 출력하는 제2드라이버를 포함함을 특징으로 한다.

본 발명에 따르면, 스큐가 없는 듀얼 레일 버스 구동신호를 얻을 수 있다. 또한, 위상변화를 감지하고 이를 에지 트리거 플립플롭의 트리거 신호로 사용하며 상기 에지 트리거 플립플롭의 출력신호를 상기 듀얼 레일 버스 구동신호로 사용함으로써 별도의 클럭 딜레이가 필요없다.

【대표도】

도 4

【명세서】

【발명의 명칭】

스큐가 없는 듀얼 레일 버스 드라이버{Skew Free Dual Rail Bus Driver}

【도면의 간단한 설명】

도 1은 듀얼 레일 버스에서 스큐와 이밸류에이션 상태를 설명하는 도면이다.

도 2는 종래의 듀얼 레일 버스 드라이버에 대한 회로도이다.

도 3은 도 2의 회로도에 대한 타이밍도이다.

도 4는 본 발명에 따른 듀얼 레일 버스 드라이버에 대한 회로도이다.

도 5는 도 4의 회로도에 대한 타이밍도이다.

도 6은 센스 앰프에 대한 회로도이다.

【발명의 상세한 설명】

【발명의 목적】

【발명이 속하는 기술분야 및 그 분야의 종래기술】

- <7> 본 발명은 듀얼 레일 버스 드라이버에 관한 것으로, 특히 스큐가 없는 듀얼 레일 버스 드라이버에 관한 것이다.
- <8> 통상적으로 프리차지(precharge)와 이밸류에이션(evaluation)을 갖는 듀얼 레일 버스(dual rail bus)에 실린 데이터는 디코더(decoder) 또는 멀티플렉서 로직(multiplexer logic)을 통과한 후에 클럭(clock)으로 페치(fetch)되고, 페치된 데이터는 다시 내부 듀얼 레일 버스로 전송된다. 상기 디코더 또는 멀티플렉서 로직으로 입력된 듀얼 신호는 단일(single) 신호로 디코딩된 후, 다시 듀얼 데이터로 만들어져서 내부 듀얼 레일 버스

로 전송된다. 여기서 프리챠지와 이밸류에이션은 각각 도 1(a) 또는 도 1(b)에 도시된 바와 같이 듀얼 레일 버스의 두 레벨 모두가 하이레벨일 때를 프리챠지, 그 중 하나에 데이터가 실려서 로우레벨로 변화되는 것을 이밸류에이션이라 한다. 참고로, 도 1(a)는 듀얼 버스 각각의 상태를 나타낸 것이고, 도 1(b)는 듀얼 버스의 상태를 동시에 도시한 것이다.

- <9> 신호가 단일 신호에서 듀얼 신호로 변환되는 동안, 구조적으로 듀얼 신호간의 딜레이(delay) 차이에 의한 스큐가 발생하게되고, 프리챠지와 이밸류에이션 구간으로 구성된 내부 듀얼 레일 버스가 프리챠지 후 스큐에 의한 오동작으로 인하여 데이터 버스가 방전(discharge)됨으로써 내부 듀얼 레일 버스가 오동작하게 되는 문제가 발생할 수 있다.
- <10> 도 2는 상기한 바와 같은 종래의 듀얼 레일 버스 드라이버에 대한 회로도이다. 도 3(a) 및 도 3(b)는 도 2의 회로도에 대한 타이밍도이다. 상기 도면들을 참조하여 종래의 듀얼 레일 버스의 동작을 설명하기로 한다.
- <11> 클럭(clk)에 따라 로직(200) 및 제1드라이버(210)를 통과한 신호는 도 3(a)의 노드 1,2와 같이 서로 다른 레벨의 신호를 출력한다. 이 두 신호는 디코더(220)를 통해 노드 3과 같은 싱글 신호가 된다. 인버터(inverter) 딜레이들(230, 240)은 싱글 신호를 이용하여 듀얼 레일 버스를 구동시키기 위해서 사용된다. 싱글 신호가 인버터 딜레이들(230, 240)을 각각 통과하면, 노드 4 및 노드 5의 컴플리먼트(complement) 신호가 생성된다. 이 때, 인버터 딜레이들(230, 240)은 스테이지 수에서 차이가 나기 때문에 그에 따라 노드 5의 신호는 노드 4의 신호보다

딜레이가 있게된다. 이에 따라 노드 4 및 노드 5의 신호가 동시에 하이레벨인 경우가 발생하게된다. 한편, 클럭 딜레이(250)를 통과한 클럭은 clk_d와 같이 소정 시간만큼 딜레이를 겪는다. 이 때 클럭 딜레이(250)에 의한 딜레이가 충분한 경우라면, 이 clk_d에 따라 제2드라이버(260)를 통과한 신호는 노드 6 및 노드 7과 같이 동시에 하이레벨인 경우, 즉 스큐가 발생한다.

<12> 또한 클럭 딜레이(250)에 의한 딜레이가 충분하지 못하다면 노드 6과 7은 도 3(b)에 도시된 바와 같이 둘 다 로우 레벨이 되어 "fail" 상태가 된다.

<13> 이러한 스큐 또는 "fail"에 의한 듀얼 레일 버스 드라이버의 오동작을 방지하기 위해 종래의 듀얼 레일 버스 드라이버는 내부에 참조번호 260-1 및 260-2와 같은 보호기용 모스(MOS)를 더 구비하여야 한다.

<14> 따라서, 데이터 방전을 막기위해 스큐가 없는 듀얼 레일 버스 드라이버가 필요하다.

【발명이 이루고자 하는 기술적 과제】

<15> 본 발명이 이루고자하는 기술적 과제는 종래의 인버터 딜레이 대신에 제1드라이버에서 출력되는 두 신호의 위상변화를 감지하고, 이를 에지 트리거 플립플롭의 클럭으로 사용함으로써 제2드라이버에 입력되는 신호에 스큐가 발생하지않도록하는 듀얼 레일 버스 드라이버를 제공하는데 있다.

【발명의 구성 및 작용】

<16> 상기 기술적 과제를 이루기위한, 본 발명은 동일한 레벨의 듀얼 신호를 출력하는 동안, 클럭의 레벨이 변화함에 따라 서로 다른 레벨의 제1듀얼 신호를 출력하

는 제1드라이버; 상기 제1드라이버의 출력신호를 입력받아 싱글신호로 출력하는 디코더; 상기 제1드라이버의 출력신호 레벨의 변화에 의해 트리거링되어 상기 싱글신호로부터 서로 다른 레벨의 제2듀얼 신호를 동시에 출력하는 듀얼신호 제어부; 및 상기 클럭의 레벨 변화에 따라 상기 듀얼신호 제어부의 두 출력신호 레벨을 반전하여 제3듀얼 신호를 출력하는 제2드라이버를 포함함을 특징으로 한다.

<17> 이하에서 첨부된 도면을 참조하여 본 발명을 보다 상세히 설명하기로 한다. 도 4는 본 발명에 따른 듀얼 템파스 드라이버에 대한 회로도이다. 도시된 바에 따른 듀얼 템파스 드라이버는 로직(400), 제1드라이버(410), 디코더(420), 에지 트리거 플립플롭(440), 위상 변화 감지기(430) 그리고 제2드라이버(450)를 포함한다.

<18> 이와 같은 구성에 따른 듀얼 템파스 드라이버의 동작은 다음과 같다. 로직(400)은 서로 다른 레벨의 두 신호를 출력한다. 제1드라이버(410)는 클럭(clk)이 로우레벨일 때 노드 1,2 모두를 하이레벨인 프리챠지 상태로 출력하고, 클럭이 로우레벨에서 하이레벨로 변함에 따라 로직(400)에서 출력되는 신호를 반전시켜서 이밸류에이션 상태로 출력한다. 디코더(420)는 제1드라이버(410)에서 출력되는 두 신호를 싱글 신호로 변환한다. 디코더(420)로는 두 입력신호로부터 싱글신호를 얻을 수 있는 어떠한 회로도 가하며, 간단한 예로 NOR 게이트와 같은 논리연산 수단이 사용될 수도 있다.

<19> 상기 위상 변화 감지기(440) 및 에지 트리거 플립플롭(430)은 스큐가 없는 듀얼 신호가 출력되도록 제어하는 역할을 한다. 즉, 위상 변화 감지기(440)는 노드 1, 2의 신호의 위상변화를 감지하여 에지 신호를 출력한다. 위상변화 감지기(430)는 종래의 어떠한 형태의 위상변화 감지기도 허용되며, 간단한 예로 논리연산수단이 사용될 수도 있다.

<20> 에지 트리거 플립플롭(440)은 위상변화 감지기(430)에서 출력되는 에지신호를 트리거 신호로 사용하여 디코더(420)에서 출력되는 싱글신호로부터 스큐가 없는 제2드라이버(450)의 듀얼 입력 신호를 생성한다. 이 때 에지 트리거 플립플롭(440)으로는 도 6에 도시된 바와 같은 보통의 센스 앰프(sense amp) 형태의 플립플롭이 적절하다. 도시된 센스 앰프 형태의 플립플롭은 트리거 신호에 따라 입력신호에 대해 상반된 레벨의 두 출력신호를 동시에 출력한다.

<21> 제2드라이버(450)는 클럭이 로우레벨에서 하이레벨로 변함에 따라 상기 듀얼 입력 신호를 반전하여 스큐가 없는 데이터를 출력한다. 제2드라이버(450)는 도시된 바와 같이 종래 기술에서와 같은 보호용 모스가 필요하지않다. 즉, 본 발명에서는 에지 트리거 플립플롭(440)에서 스큐가 없는 데이터가 출력되므로 스큐 또는 "fail"에 의한 제2드라이버(450)의 오동작 방지를 위한 보호용 모스가 필요하지않게 된다.

<22> 도 5는 도 4의 회로도의 동작에 따른 타이밍도이다. 상기 두 도면을 참조하여 본 발명에 따른 듀얼 레일 버스 드라이버의 동작을 설명하기로 한다.

<23> 제1드라이버(400)의 출력 신호인 노드 1,2는 클럭이 로우레벨일 때, 모두 하이레벨인 프리챠지 상태에 있다가 클럭이 로우레벨에서 하이레벨로 변함에 따라 도 5의 노드 1,2에 도시된 바와 같이 로직(400)의 출력신호를 반전시킨 데이터로 출력된다. 노드 3으로는 노드 1, 2의 신호가 입력된 디코더(420)에 의해 노드 3과 같은 싱글 신호가 출력된다.

<24> 위상변화감지기(430)는 노드 1, 2의 신호를 입력으로하여 두 신호의 위상이 변화될 때 A와 같은 에지신호를 출력한다. 에지 트리거 플리플롭(440)은 A의 에지신호에 의해 트리거링되어 노드 3의 입력 신호에 대해 도 5의 노드 4 및 노드 5와 같이 스큐가 없는

두 신호를 출력한다. 제2드라이버(450)는 클럭이 로우레벨일 때 프리챠지 상태에 있다가 클럭이 로우레벨에서 하이레벨로 변함에 따라 노드 4 및 5의 신호를 반전하여 데이터를 출력한다.

【발명의 효과】

<25> 본 발명에 따르면, 스큐가 없는 듀얼 레일 버스 구동신호를 얻을 수 있다. 또한, 위상변화를 감지하고 이를 에지 트리거 플립플롭의 트리거 신호로 사용하며 상기 에지 트리거 플립플롭의 출력신호를 상기 듀얼 레일 버스 구동신호로 사용함으로써 별도의 클럭 딜레이가 필요없다.

<26> 또한, 상기 제2드라이버 내부에 종래에 구동신호 생성시 스큐나 "fail"에 의한 듀얼 레일 버스 드라이버의 오동작 방지를 위한 보호기용 모스가 필요하지 않다. 그에 따라 듀얼 버스 드라이버의 구동속도도 빨라진다.

【특허청구범위】**【청구항 1】**

동일한 레벨의 듀얼 신호를 출력하는 동안, 클럭의 레벨이 변화함에 따라 서로 다른 레벨의 제1듀얼 신호를 출력하는 제1드라이버;
상기 제1드라이버의 출력신호를 입력받아 싱글신호로 출력하는 디코더;
상기 제1드라이버의 출력신호 레벨의 변화에 의해 트리거링되어 상기 싱글신호로부터 서로 다른 레벨의 제2듀얼 신호를 동시에 출력하는 듀얼신호 제어부; 및
상기 클럭의 레벨 변화에 따라 상기 듀얼신호 제어부의 두 출력신호 레벨을 반전하여 제3듀얼 신호를 출력하는 제2드라이버를 포함함을 특징으로하는 듀얼 레일 버스 드라이버.

【청구항 2】

제1항에 있어서, 상기 듀얼신호 제어부는
상기 제1듀얼 신호의 위상 변화를 감지하고, 그에 따른 에지 신호를 출력하는 위상변화 감지기; 및
상기 에지 신호에 의해 트리거링되어 상기 싱글신호로부터 상기 제2듀얼 신호를 동시에 출력하는 에지 트리거 플립플롭을 구비하는 것으로 특징으로하는 듀얼 레일 버스 드라이버.

【청구항 3】

제2항에 있어서, 상기 에지 트리거 플립플롭은
센스 앰프 형태의 플립플롭임을 특징으로하는 듀얼 레일 버스 드라이버.

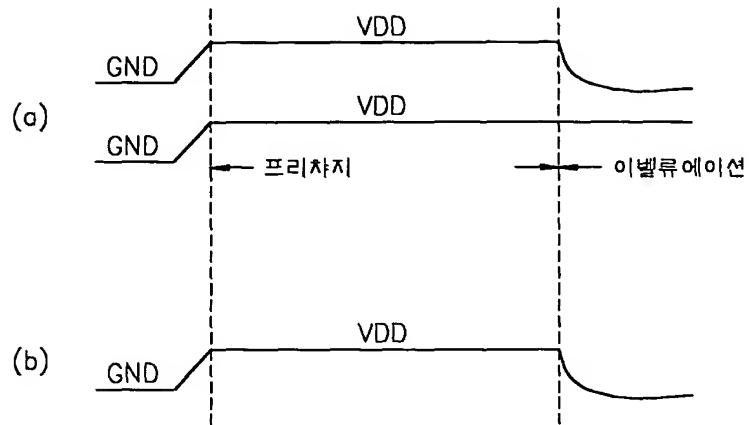
【청구항 4】

제1항에 있어서, 상기 제2드라이버는

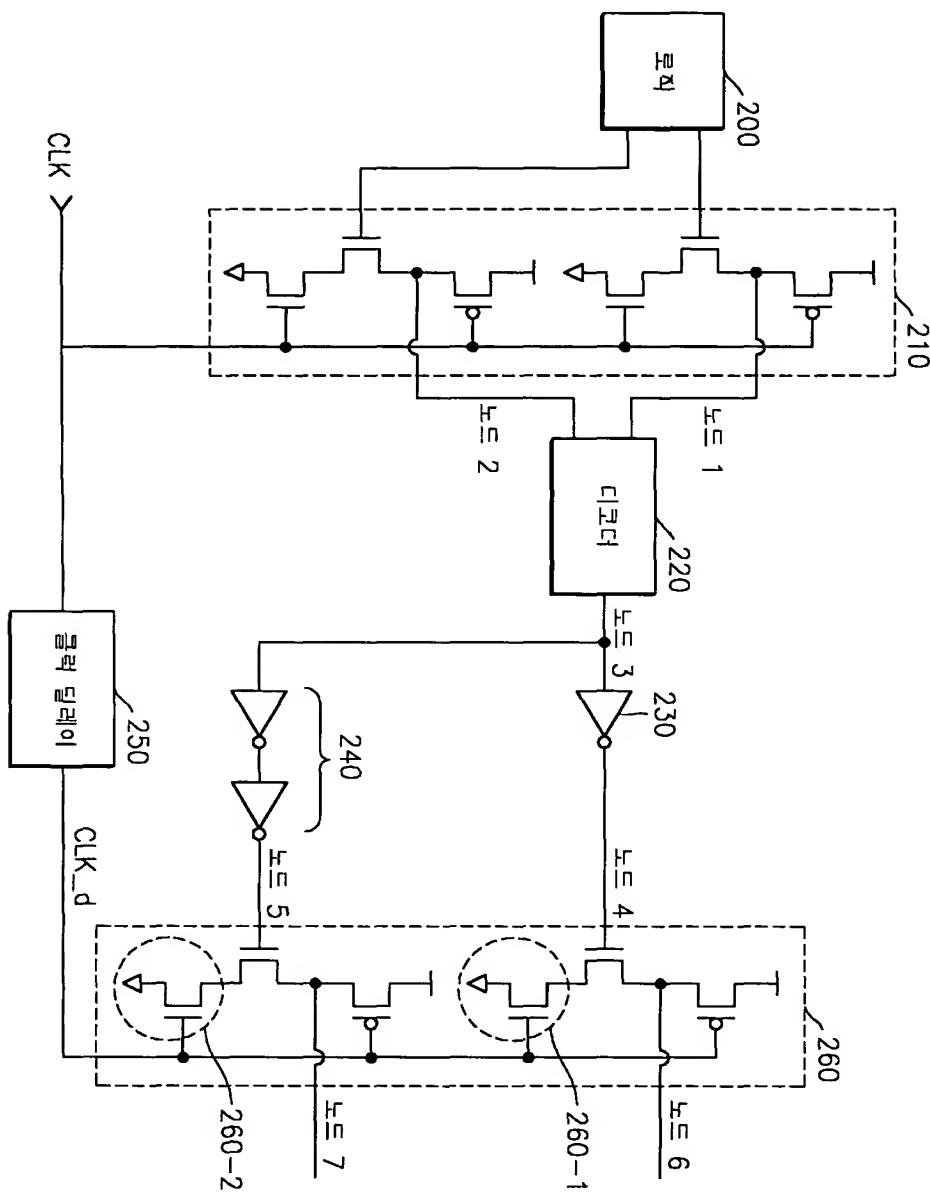
내부에 보호용 모스를 구비하지않는 것을 특징으로하는 듀얼 레일 버스 드라이버.

【도면】

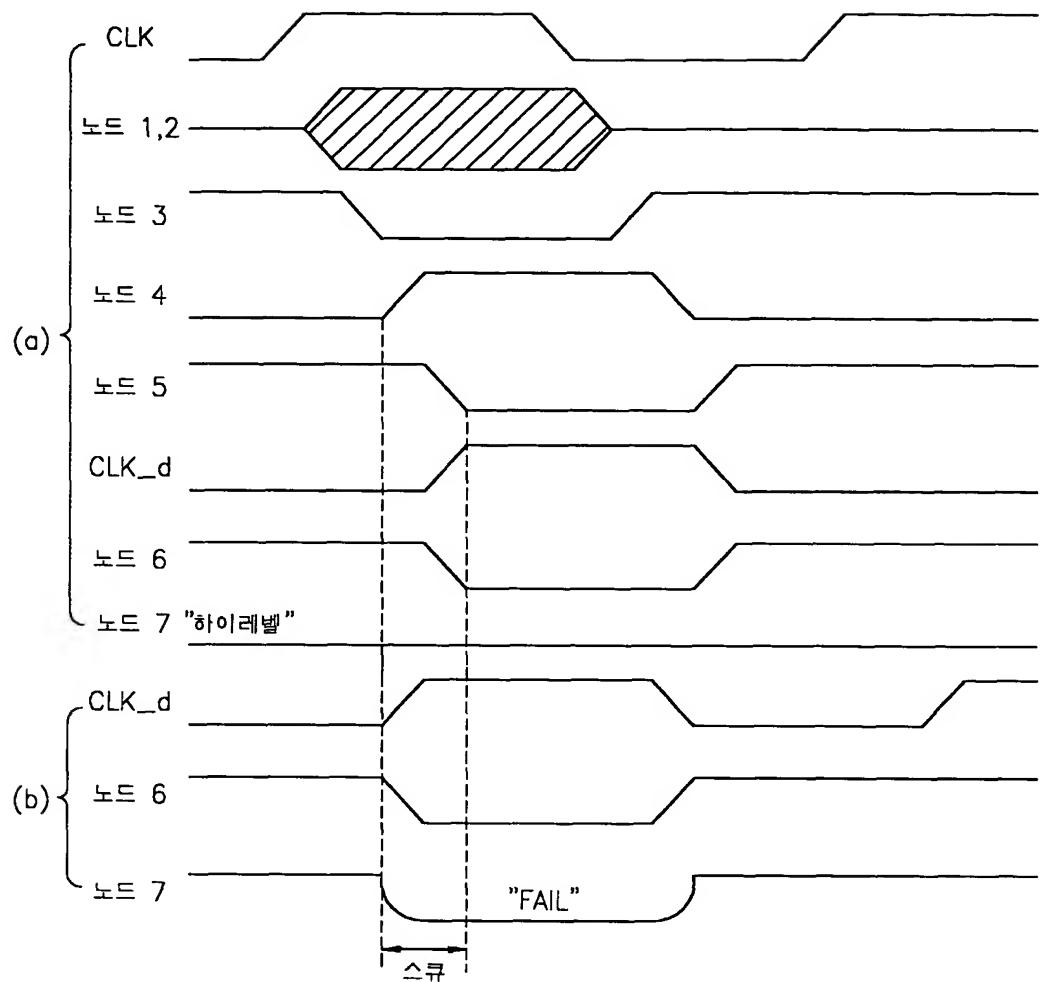
【도 1】



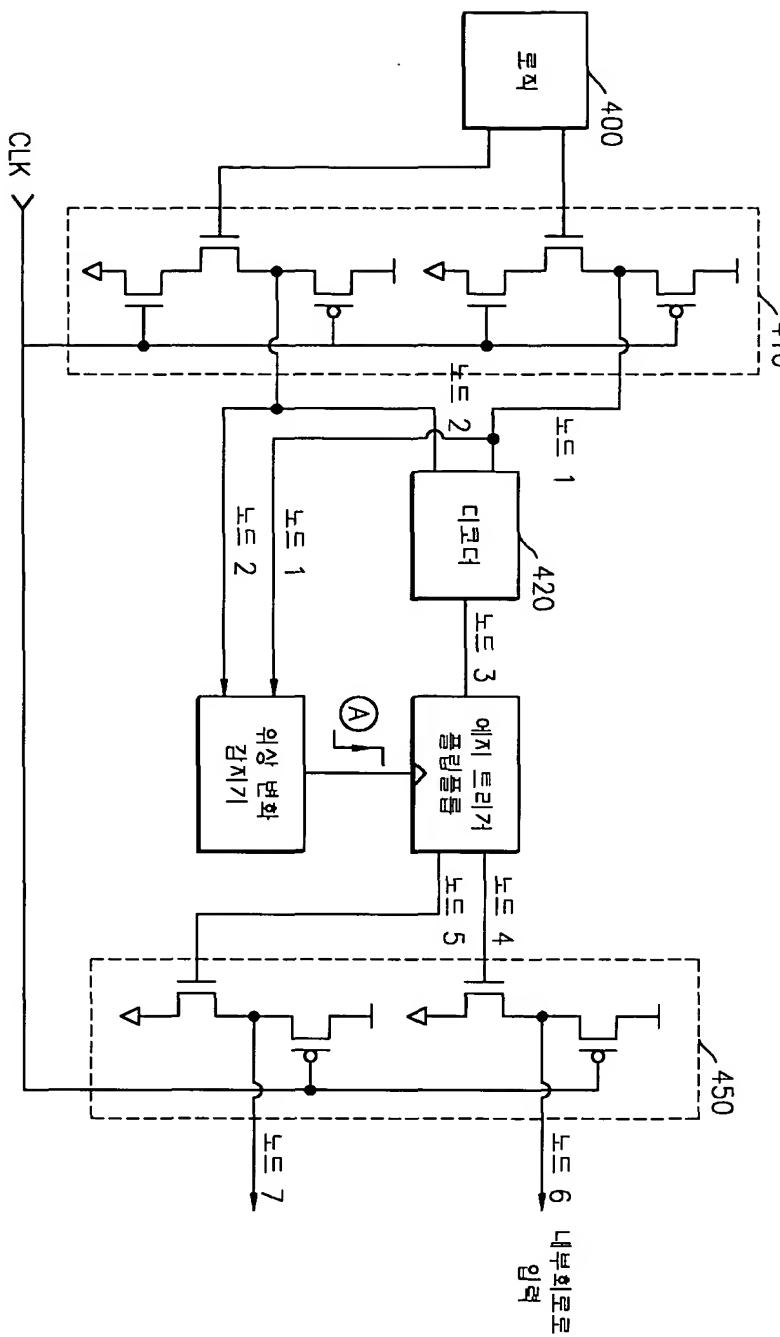
【도 2】



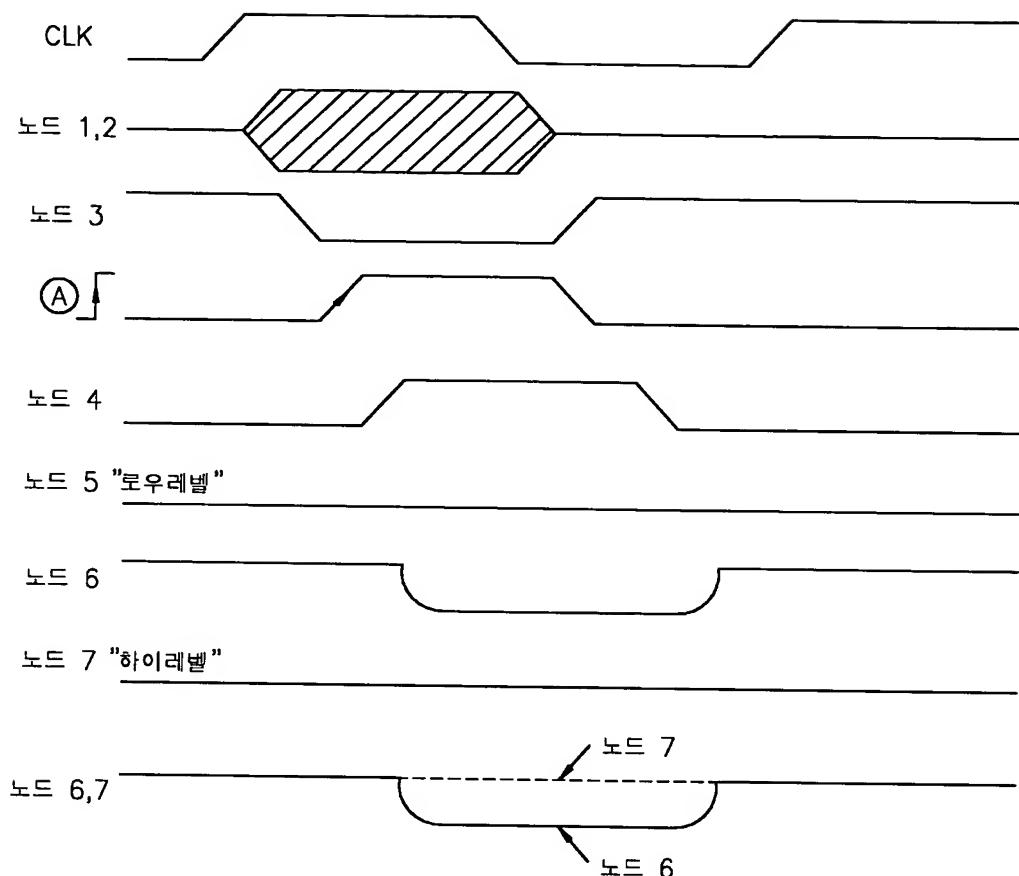
【도 3】



【도 4】



【도 5】



【도 6】

